



**МИНОБРНАУКИ РОССИИ**

федеральное государственное бюджетное образовательное учреждение  
высшего образования

**«ИРКУТСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ»**

ФГБОУ ВО «ИГУ»

Кафедра общей и космической физики



**Рабочая программа дисциплины**

Наименование дисциплины (модуля) Б1.В.04 Программирование микроконтроллеров для физических задач

Направление подготовки: 03.04.02 Физика

Направленность (профиль) подготовки: Астрофизика высоких энергий

Квалификация выпускника: магистр

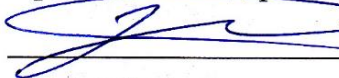
Форма обучения: очная

Согласовано с УМК:

физического факультета

Протокол № 42 от «15» апреля 2024 г.

**Председатель:** д.ф.-м.н., профессор

 Н.М. Буднев

**Рекомендовано кафедрой:**

общей и космической физики

Протокол № 8

от «22» марта 2024 г.

**Зав.кафедрой** д.ф.-м.н., профессор

 Паперный В.Л.

Иркутск 2024 г.

## Содержание

<b>I. Цели и задачи дисциплины (модуля)</b> .....	3
<b>II. Место дисциплины (модуля) в структуре ОПОП ВО</b> .....	3
<b>III. Требования к результатам освоения дисциплины</b> .....	3
<b>IV. Содержание и структура дисциплины (модуля)</b> .....	4
4.1. Содержание дисциплины, структурированное по темам, с указанием видов учебных занятий и отведенного на них количества академических часов .....	5
4.2. План внеаудиторной самостоятельной работы обучающихся по дисциплине .....	6
4.3. Содержание учебного материала .....	7
4.3.1. Перечень семинарских, практических занятий и лабораторных работ .....	8
4.3.2. Перечень тем (вопросов), выносимых на самостоятельное изучение студентами в рамках самостоятельной работы (СРС) .....	8
4.4. Методические указания по организации самостоятельной работы студентов .....	9
4.5. Примерная тематика курсовых работ (проектов) (при наличии) .....	10
<b>V. Учебно-методическое и информационное обеспечение дисциплины (модуля)</b> .....	11
а) <i>перечень литературы</i> .....	11
б) <i>периодические издания</i> .....	11
в) <i>список авторских методических разработок</i> .....	12
г) <i>базы данных, информационно-справочные и поисковые системы</i> .....	12
<b>VI. Материально-техническое обеспечение дисциплины (модуля)</b> .....	12
6.1. Учебно-лабораторное оборудование: .....	12
6.2. Программное обеспечение: .....	13
6.3. Технические и электронные средства: .....	13
<b>VII. Образовательные технологии</b> .....	14
<b>VIII. Оценочные материалы для текущего контроля и промежуточной аттестации</b> .....	15
<b>ПРИЛОЖЕНИЕ: Фонд оценочных средств</b> .....	18

## I. Цели и задачи дисциплины (модуля)

Целью дисциплины «Программирование микроконтроллеров для физических задач» является изучение одного из современных направлений микроэлектроники - программируемых логических матриц. В курсе рассматриваются области их применения, методы работы с ними, а также сопутствующие навыки и знания, необходимые для проектирования электронных устройств на их базе.

Задачами дисциплины «Программирование микроконтроллеров для физических задач» является:

- Изучить основы технологии ПЛИС, их структуру и отличия от других видов интегральных схем.
- Разобраться в областях применения ПЛИС, в преимуществах и недостатках их применения для решения разных задач.
- Освоить методы работы с ПЛИС, способы программирования и отладки проектов, работу с сопутствующим программным обеспечением.

## II. Место дисциплины (модуля) в структуре ОПОП ВО

Данная учебная дисциплина относится к части, формируемой участниками образовательных отношений. Она изучается в втором семестре на первом курсе магистратуры по направлению подготовки 03.04.02 «Физика».

Предшествующие дисциплины, на которые данная дисциплина опираются: физика, микроэлектроника, информатика.

## III. Требования к результатам освоения дисциплины

Процесс изучения дисциплины «Программирование микроконтроллеров для физических задач» направлен на формирование следующих компетенций в соответствии с ОПОП по направлению подготовки «Физика»:

**профессиональные компетенции**, соответствующие виду профессиональной деятельности, на который ориентирована программа магистратуры - научно-исследовательская деятельность:

- Способен использовать астрофизические методы в научных исследованиях (ПК-1).

В процессе изучения дисциплины «Программирование микроконтроллеров для физических задач» студент должен приобрести знания и умения, необходимые для его дальнейшего профессионального становления, а именно:

**Перечень планируемых результатов обучения по дисциплине (модулю), соотнесенных с индикаторами достижения компетенций**

<b>Компетенция</b>	<b>Индикаторы компетенций</b>	<b>Результаты обучения</b>
<i>ПК-1</i>	<i>ИДК ПК.1.1</i> Способен использовать астрофизические методы для описания процессов в астрофизических исследованиях	Знать: современную элементную базу в области программируемых матриц, их возможности, а также необходимые для работы с ними программные и аппаратные ресурсы. Уметь: выбирать продукт из области программируемых матриц под конкретную задачу, уметь подобрать метод реализации задачи, оценивать трудоемкость реализации задачи на базе ПЛИС. Владеть: навыками работы с ПЛИС на всех этапах проектирования устройства – от постановки задачи до ее реализации (программирования) и изготовления устройства

#### **IV. Содержание и структура дисциплины (модуля)**

Объем дисциплины составляет 3 зачетных единицы, 108 часов, в том числе 69 часа контактной работы.

Занятия проводятся только в очной форме обучения с применением дистанционного контроля самостоятельной работы студентов. Электронной и дистанционной форм обучения не предусматривается.

На практическую подготовку отводится 20 аудиторных часов (во время выполнения лабораторных работ).

Форма промежуточной аттестации: зачёт.

Общая трудоемкость дисциплины составляет 4 зачетных единиц, 144 часов.

**4.1. Содержание дисциплины, структурированное по темам, с указанием видов учебных занятий и отведенного на них количества академических часов**

№ п/п	Раздел дисциплины/тема	Семестр	Всего часов	Из них практическая подготовка обучающихся	Виды учебной работы, включая самостоятельную работу обучающихся, практическую подготовку и трудоемкость (в часах)				Формы текущего контроля успеваемости; Форма промежуточной аттестации (по семестрам)
					Контактная работа преподавателя с обучающимися			Самостоятельная работа	
					Лекции	Семинарские/практические/лабораторные занятия	Консультации		
1	2	3	4	5	6	7	8	9	10
1	Введение в ПЛИС	2	8,1	6	2	6	0,1		Опрос
2	Среда разработки Quarus II/Quartus Prime	2	16,2	6	2	6	0,2	8	Оценка результатов выполнения практического задания, опрос по тематике практической работы
3	Языки описания аппаратуры	2	12,1	6	2	6	0,1	4	
4	Язык Verilog HDL	2	14,1	6	4	6	0,1	4	
5	Конфигурирование и отладка по JTAG	2	12,1	6	2	6	0,1	4	
6	Архитектура ПЛИС	2	15,1	6	2	6	0,1	7	
7	Периферия ПЛИС	2	6,1		2		0,1	4	
8	Микропроцессор на базе ПЛИС	2	10,1	4	2	4	0,1	4	
9	Основы цифровой обработки сигналов на базе ПЛИС	2	6,1		2		0,1	4	
									Зачёт по билетам
			<b>4</b>						
			<b>4</b>						
	<b>Итого часов</b>		<b>108</b>		<b>20</b>	<b>40</b>	<b>1</b>	<b>39</b>	

#### 4.2. План внеаудиторной самостоятельной работы обучающихся по дисциплине

Семестр	Название раздела, темы	Самостоятельная работа обучающихся			Оценочное средство	Учебно-методическое обеспечение самостоятельной работы
		Вид самостоятельной работы	Сроки выполнения	Трудоемкость (час.)		
2	Все разделы	Ответы на контрольные вопросы, самостоятельное выполнение практического задания	В течение семестра	39	Отчёт	[1-2]
2	<b>Подготовка к зачёту</b>	Работа с лекционным материалом и учебной литературой	К концу семестра		Собеседование по билетам	[1-2]
Общий объем самостоятельной работы по дисциплине (час)				<b>39</b>		

### 4.3. Содержание учебного материала

- Раздел 1. Введение в ПЛИС. Особенности, область применения.
- Раздел 2. Проектирование устройств на ПЛИС. Среда разработки Quarus II/Quartus Prime.
- Раздел 3. Способы программирования ПЛИС. Языки описания аппаратуры.
- Раздел 4. Язык Verilog HDL.
- Раздел 5. Коммуникация с ПЛИС. Конфигурирование и отладка по JTAG.
- Раздел 6. Архитектура ПЛИС. Внутренние ресурсы, ввод/вывод данных.
- Раздел 7. Периферия ПЛИС. Необходимые условия для создания устройства на базе ПЛИС.
- Раздел 8. Микропроцессор на базе ПЛИС. Цели, область применения, способы реализации.
- Раздел 9. Основы цифровой обработки сигналов на базе ПЛИС.

#### Перечень лекционных занятий

№ п/п	№ раздела и темы дисциплины (модуля)	Наименование используемых технологий	Трудовое количество (часы)	Оценочные средства	Формируемые компетенции
1.	1	Вводная лекция - презентация	2	Опрос	
2.	2	Лекция - презентация с использованием профильного ПО (Quartus)	4		ПК-1
3.	3	Лекция - презентация с использованием профильного ПО (Quartus)	2		ПК-1
4.	4	Лекция - презентация с использованием профильного ПО (Quartus)	2		ПК-1
5.	5	Лекция - презентация с работой на стендах	2		ПК-1
6.	6	Лекция - презентация с использованием профильного ПО (Quartus)	2		ПК-1
7.	7	Лекция - презентация	2		ПК-1
8.	8	Лекция - презентация с использованием профильного ПО (Quartus)	2		ПК-1
9.	9	Лекция - презентация	2		ПК-1

#### 4.3.1. Перечень семинарских, практических занятий и лабораторных работ

№ п/п	№ раздела и темы дисциплины (модуля)	Наименование семинаров, практических и лабораторных работ	Трудоемкость (часы)	Оценочные средства	Формируемые компетенции
1.	2	Начало работы в среде Quartus	2	Оценка результатов выполнения практического задания, опрос по тематике практической работы	ПК-1
2.	3	Способы программирования ПЛИС	4		ПК-1
3.	4	Программирование на языке Verilog HDL	4		ПК-1
4.	5	Программирование и отладка по JTAG	4		ПК-1
5.	6	Использование внутренних ресурсов ПЛИС	6		ПК-1
6.	7	Работа с периферией ПЛИС	6		ПК-1
7.	8	Встраиваемый процессор Nios	4		ПК-1
8.	9	Работа с АЦП	4		ПК-1
9.	9	Цифровая обработка сигналов	6		ПК-1

#### 4.3.2. Перечень тем (вопросов), выносимых на самостоятельное изучение студентами в рамках самостоятельной работы (СРС)

Раздел	Тема	Вид самостоятельной работы	Задание	Рекомендуемая литература	Количество часов
1	Раздел 1.	Поиск информации в литературе, сети	Производители ПЛИС, достоинства и недостатки ПЛИС	1, 4	8
2	Раздел 2.	Поиск информации в литературе, сети	Что такое ФАПЧ (PLL), что такое soft - микропроцессор	1, 4	4
3	Раздел 3.	Поиск информации в литературе, сети	Отличия синхронной/асинхронной логики, тактирование	3, 4	4
4	Раздел 4.	Работа в ПО Quartus	Практическое задание по работе в среде Quartus –	1, 5	4



			программирование на Verilog		
5	Раздел 5.	Работа в ПО Quartus	Практическое задание по работе в среде Quartus – использование готовых модулей в проекте	1, 5	7
6	Раздел 6.	Работа в ПО Quartus	Практическое задание по работе в среде Quartus – использование мегафункций	1, 4, 5	4
7	Раздел 7.	Поиск информации в литературе, сети	Последовательная, параллельная передача данных, дифференциальные сигналы	3	4
8	Раздел 8.	Работа в ПО Quartus	Практическое задание по работе в среде Quartus – создание системы с процессором Nios	4	4
9	Раздел 9.	Поиск информации в литературе, сети	Что такое шумы дискретизации, семплирования, джиттер	2, 3	8

#### 4.4. Методические указания по организации самостоятельной работы студентов

Самостоятельная работа реализуется:

- 1) Самостоятельно (при необходимости - в контакте с преподавателем) вне рамок расписания - на консультациях по учебным вопросам, при выполнении индивидуальных заданий и т.д.
- 2) В библиотеке, дома, в общежитии, на кафедре при выполнении студентом учебных и творческих задач, таких как самостоятельный поиск информации, написание эссе по темам курса.

Виды самостоятельных работ:

1. Поиск информации в литературе и интернете, ответы на вопросы.
2. Эссе: написание небольшого (до 1 страницы) эссе на заданную тематику с использованием литературы или информации из сети Интернет.  
Примеры тем для эссе:
  - а. Выбрать на рынке современных электронных устройств любое, выполненное на базе ПЛИС. Описать устройство, его назначение. Дать ответы на вопросы: с какой целью в устройстве используется ПЛИС? Какие задачи выполняет? Почему, по мнению автора, была выбрана именно ПЛИС для реализации этой задачи?
  - б. Описать текущее положение дел на рынке ПЛИС. Ответить на вопросы: как развивается рынок ПЛИС в последние годы? В каких областях применяются ПЛИС? Каковы, по мнению автора, перспективы рынка ПЛИС?
3. Самостоятельная практическая работа в профильном ПО: по заданным исходным условиям и поставленной задаче создать проект в ПО Quartus, создать в проекте необходимые файлы, описать порты входа/выхода, описать алгоритм работы ПЛИС, скомпилировать проект, проверить работоспособность проекта путем симуляции сигналов.

Тематика заданий для самостоятельных практических работ:

- а. Создать проект в среде Quartus с использованием элементарных логических операций. Описание алгоритмов выполнить путем схемного ввода.
- б. Создать проект в среде Quartus с использованием элементарных логических операций. Описание алгоритмов выполнить путем описания на языке Verilog HDL.
- в. Создать проект в среде Quartus для работы с отладочной платой с ПЛИС. Воспользовавшись технической документацией на плату, запрограммировать простые алгоритмы использования ресурсов отладочной платы (кнопки, индикаторы), проверить работоспособность алгоритма.
- г. Создать проект в среде Quartus путем описания на языке Verilog HDL с использованием готовых модулей мегафункций.
- д. Доработать проект в среде Quartus, выполненный на очном практическом занятии: в существующую систему, созданную в инструменте SOPC – билдер, добавить дополнительные порты ввода-вывода. Сгенерировать систему, включить получившийся модуль системы в файл верхнего уровня проекта.

#### **4.5. Примерная тематика курсовых работ (проектов) (при наличии)**

Курсовые работы не предусмотрены.

## V. Учебно-методическое и информационное обеспечение дисциплины (модуля)

### а) перечень литературы

#### основная литература

№	Автор, название, место издания, издательство, год издания учебной и учебно-методической литературы	Количество экземпляров
1	Ушенина, И. В. Проектирование цифровых устройств на ПЛИС [Электронный ресурс] : учебное пособие / И. В. Ушенина. - Электрон. текстовые дан. - Санкт-Петербург : Лань, 2022. - 408 с. - ЭБС "Лань". - Неогранич. доступ. - ISBN 978-5-8114-3657-6	<a href="https://e.lanbook.com/book/206678">https://e.lanbook.com/book/206678</a> Неогранич. доступ
2	Оппенгейм, А. Цифровая обработка сигналов [Электронный ресурс] : издание 3-е, исправленное / А. Оппенгейм. - Электрон. текстовые дан. - Москва : Техносфера, 2012. - 1048 с. - ЭБС "Айбукс". - неогранич. доступ. - ISBN 978-5-94836-329-5	<a href="http://ibooks.ru/product.php?productid=339869">http://ibooks.ru/product.php?productid=339869</a> Неогранич. доступ
3	Умняшкин, С. В. Основы теории цифровой обработки сигналов [Электронный ресурс] / С. В. Умняшкин. - Электрон. текстовые дан. - Москва : Техносфера, 2019. - 550 с. : ил. - ЭБС "Айбукс". - Неогранич. доступ. - ISBN 978-5-94836-557-2	<a href="https://ibooks.ru/reading.php?short=1&amp;productid=364466">https://ibooks.ru/reading.php?short=1&amp;productid=364466,</a> Неогранич. доступ

#### дополнительная литература

№	Автор, название, место издания, издательство, год издания учебной и учебно-методической литературы	Количество экземпляров (в библиотеке ИСЗФ СО РАН)
1	Пухальский, Г. И. Проектирование цифровых устройств [Электронный ресурс] / Г. И. Пухальский, Т. Я. Новосельцева. - Электрон. текстовые дан. - Санкт-Петербург : Лань, 2012. - 896 с. - ЭБС "Лань". - неогранич. доступ. - ISBN 978-5-8114-1265-5	<a href="https://e.lanbook.com/books/element.php?pl1_id=68474">https://e.lanbook.com/books/element.php?pl1_id=68474</a> неогранич. доступ

### б) периодические издания

- нет.

в) список авторских методических разработок

1. В системе образовательного портала ИГУ (<http://educa.isu.ru/>) размещены методические материалы и задания по данному курсу.

г) базы данных, информационно-справочные и поисковые системы

- 1) [www.ni.com/russia](http://www.ni.com/russia)
- 2) <http://www.labview.ru/>
- 3) <http://library.isu.ru/ru>
- 4) <http://irbis.iszf.irk.ru>
- 5) ЭБС «Юрайт» <https://biblio-online.ru>
- 6) ЭЧЗ «Библиотех» <https://isu.bibliotech.ru/>
- 7) ЭБС «Лань» <http://e.lanbook.com/>
- 8) ЭБС «Рукопт» <http://rucont.ru>
- 9) ЭБС «Айбукс» <http://ibooks.ru>
- 10) Сайт производителя ПЛИС Intel:  
<https://www.intel.ru/content/www/ru/ru/products/programmable/fpga.html>
- 11) Сайт <http://altera.ru>

## VI. Материально-техническое обеспечение дисциплины (модуля)

### 6.1. Учебно-лабораторное оборудование:

Практические занятия по данной дисциплине проводятся в специально подготовленном компьютеризированном классе, в котором на каждое рабочее место включает в себя компьютер (Intel Atom CPU D2500 и D2550 1.86x2GHz, мониторы Samsung S19B300N и S19C150N) с соответствующим лицензионным программным обеспечением, платформу NI ELVIS II и набор расширительных плат: Emona SIGEx (Emona Signal & Systems ETT-311, 6 штук), Emona FOTEx (ETT-211, 3 шт), Emona DATEx (ETT-202, 2 шт), расширительные платы «15 ОПЫТОВ по ОУ» (960003-INT-OA Integrator Ltd, 4 шт), макетные платы NI ELVIS II SERIES Prototyping Board (6 штук).

Кроме того, на факультете имеется компьютеризированная аудитория, предназначенная для самостоятельной работы, с неограниченным доступом в Интернет.

Хранение и обслуживание лабораторного оборудования происходит в специальном помещении для хранения и профилактического обслуживания учебного оборудования.

Имеются списки заданий и методическое руководство в электронном и печатном виде, в том числе в авторском учебном пособии.

**6.2. Программное обеспечение:**

№	Наименование программного продукта	Кол-во	Обоснование для пользования ПО (Лицензия, Договор, счёт, акт или иное)	Дата выдачи лицензии	Срок действия права пользования
1	Microsoft Office 2010 Russian Academic OPEN 1 License No Level	3	Номер Лицензии Microsoft 47790919	30.01.2009	бессрочно
2	Microsoft Windows Professional 7 Russian OPEN 1 License No Level Legalization Get Genuine	5	Номер Лицензии Microsoft 47771806	06.12.2010	бессрочно
3	7-Zip	1	Свободно распространяется на условиях лицензии GNU LGPL		бессрочно
4	Adobe Acrobat Reader DC	1	Лицензионное соглашение на программное обеспечение Adobe.		бессрочно
5	Mozilla Firefox	1	Свободно распространяется на условиях тройной лицензии Mozilla ( <a href="#">MPL/GPL/LGPL</a> ).		бессрочно
6	Quartus II Web Edition 13.1	6	Свободно распространяется на условиях Intel FPGA Software License Subscription Agreement		бессрочно

**6.3. Технические и электронные средства:**

Во время занятий (и на лекциях) для пояснения поставленных в лабораторных работах заданий студентам демонстрируются на экране дополнительные и вспомогательные материалы (презентации, типичные примеры)

Для обработки полученных в ходе эксперимента данных на практических занятиях в лаборатории кафедры имеются компьютеры с соответствующим программным обеспечением.

## **VII. Образовательные технологии**

- Интерактивные лекции
- Практические занятия
- Самостоятельная работа
- Контрольные задания

В учебном процессе используются как активные, так интерактивные формы проведения занятий.

Интерактивные формы включают в себя:

- Лекции;
- Практические занятия с подачей нового материала и одновременной отработкой его путем работы в профильном программном обеспечении и/или на лабораторных стендах
- Вопросы по заданиям для самостоятельного поиска информации

Аудиторные занятия проводятся в интерактивной форме с использованием мультимедийного обеспечения (ноутбук, проектор). Презентации позволяют качественно иллюстрировать аудиторные занятия схемами, рисунками и структурировать материал занятия. Электронная презентация позволяет отобразить процессы в динамике, что улучшает восприятие материала.

Практические занятия проводятся в компьютерном классе. На компьютерах осуществляется освоение программного обеспечения для работы с ПЛИС, изучение технической документации на ПЛИС и материальные средства (отладочные платы).

Самостоятельная работа включает в себя:

- поиск научно-технической информации в открытых источниках с целью анализа и выявления ключевых особенностей;
- конспектирование;
- выполнение практических заданий по работе с профильным программным обеспечением, по программированию ПЛИС, и т.д.

При необходимости, в процессе работы над заданием, аспирант может получить индивидуальную консультацию у преподавателя.

Контрольные задания включают в себя:

- вопросы к заданиям по самостоятельному поиску и изучению информации по тематике курса
- контрольные практические задания по работе с профильным ПО, знанию языка описания аппаратуры, работе с лабораторными стендами и материальной базой.
- самостоятельные практические задания по работе с профильным ПО и проектированию алгоритмов для ПЛИС
- экзамен по результатам курса

Оценка степени сформированности компетенций будущего магистра основывается конкретностью и полнотой ответов магистранта при выполнении заданий и упражнений промежуточных и итогового контроля знаний. Дополнительные вопросы и их число определяется необходимостью объективной оценкой уровня освоения магистранта изучаемой дисциплины.

### VIII. Оценочные материалы для текущего контроля и промежуточной аттестации

Фонд оценочных средств (ФОС) представлен в приложении.

#### 8.1.1. Оценочные средства для входного контроля

Для изучения данного курса обучающийся должен знать основы информатики, уметь пользоваться компьютером на продвинутом уровне, прослушать подробную технику безопасности при работе со сложным цифровым оборудованием.

#### 8.1.2. Оценочные средства текущего контроля

Текущий контроль успеваемости аспиранта, т.е. проверка усвоения учебного материала, регулярно осуществляется на протяжении семестра. Текущий контроль знаний обучающихся организован как устный групповой опрос, письменные работы

Примерные вопросы, упражнений и заданий для текущего контроля:

1. *Ответить на вопрос: что такое ПЛИС. Перечислить основные преимущества и недостатки. Перечислить основных производителей.*
2. *Создать проект в среде Quartus с использованием элементарных логических операций. Описание алгоритмов выполнить путем схемного ввода.*
3. *Ответить на вопросы: что такое язык описания аппаратуры? Чем он отличается от языков программирования? Что такое синтезируемое подмножество языка? Перечислить самые известные языки описания аппаратуры.*
4. *Создать проект в среде Quartus с использованием элементарных логических операций. Описание алгоритмов выполнить путем описания на языке Verilog HDL.*
5. *Создать проект в среде Quartus для работы с отладочной платой с ПЛИС. Воспользовавшись технической документацией на плату, запрограммировать простые алгоритмы использования ресурсов отладочной платы (кнопки, индикаторы), проверить работоспособность алгоритма.*
6. *Создать проект в среде Quartus путем описания на языке Verilog HDL с использованием готовых модулей мегафункций.*
7. *Доработать проект в среде Quartus, выполненный на очном практическом занятии: в существующую систему, созданную в инструменте SOPC – билдер, добавить дополнительные порты ввода-вывода. Сгенерировать систему, включить получившийся модуль системы в файл верхнего уровня проекта.*
8. *Ответить на вопросы: какие шумы и искажения возникают при цифровой обработке сигналов (ЦОС)? Какие необходимые условия нужно выполнить для работы ПЛИС совместно с аналого-цифровым преобразователем (АЦП). Какие алгоритмы ЦОС можно реализовать на ПЛИС?*

#### 8.1.3. Оценочные средства для промежуточной аттестации

Промежуточная аттестация студентов по дисциплине осуществляется по окончании дисциплины, в виде зачёта в соответствии с графиком учебного процесса. Проверка наличия конспектов по дисциплине является допуском к зачёту. В случае наличия учебной задолженности (пропущенных занятий и (или) невыполненных заданий), студент отрабатывает пропущенные занятия и выполняет задания.

**Вопросы к зачёту:**

1. Как расшифровывается аббревиатура ПЛИС? Английское название ПЛИС? Дать развернутое определение ПЛИС.
2. Назвать основные отличия ПЛИС от других типов микросхем. Назвать основные достоинства и недостатки.
3. Какие существуют виды ПЛИС? В чем их основные отличия?
4. Как расшифровывается аббревиатура ППВМ? Английское название ППВМ? Каково внутреннее устройство и принцип работы ПЛИС типа ППВМ?
5. Перечислить основные виды внутренних ресурсов ПЛИС.
6. Что такое ФАПЧ в ПЛИС? Английское название ФАПЧ? Для чего используется ФАПЧ?
7. С помощью какого программного обеспечения ведется работа с ПЛИС фирмы Intel (Altera)? Перечислить основные возможности этого программного обеспечения?
8. Назвать и кратко описать основные методы описания алгоритмов работы ПЛИС.
9. Назвать существующие методы загрузки прошивки в ПЛИС (методы программирования), назвать основное достоинство и недостаток каждого.
10. Назвать основные методы отладки и проверки работоспособности проекта для ПЛИС, отличия между ними.
11. Назвать необходимые условия создания устройства на базе ПЛИС, основные периферийные компоненты.
12. Как расшифровывается SOPC? Рассказать кратко о сути концепции SOPC. Что такое soft-микросхемный процессор? Для чего он может использоваться?
13. Дать определение языку описания аппаратуры. Английский термин для таких языков? Чем они отличаются от языков программирования?
14. Перечислить основные языки описания аппаратуры. Что такое синтезируемое подмножество языка?
15. Перечислить основные типы переменных языка Verilog, рассказать для чего они применяются.
16. Рассказать про операторы присваивания языка Verilog. Какие операторы присваивания существуют, чем отличаются?
17. В чем отличие синхронной и асинхронной логики? Какими синтаксическими приемами реализуется та и другая на языке Verilog?
18. Какими синтаксическими приемами реализуются шины (многобитные сигналы) на языке Verilog? Как выделить из шины отдельный сигнал или часть сигналов? Как, наоборот, из отдельных сигналов составить шину? Как называется эта операция объединения?
19. Для чего используется инструмент Pin Planner программного пакета Quartus? Что он позволяет?
20. Каким инструментом (инструментами) программного пакета Quartus можно произвести проверку и отладку работоспособности написанного для ПЛИС алгоритма при условии отсутствия физического подключения к ПЛИС (например, на этапе предварительного проектирования).
21. Каким инструментом (инструментами) программного пакета Quartus можно произвести проверку и отладку работоспособности написанного для ПЛИС алгоритма при условии использования физического подключения к ПЛИС (когда устройство с ПЛИС имеется в наличии).
22. Каким условиям должно удовлетворять устройство на базе ПЛИС, чтобы иметь возможность автоматически запускать алгоритм работы при включении питания из энергонезависимой памяти? Какие действия в программном пакете Quartus с готовым скомпилированным проектом нужно для этого выполнить?
23. Для чего используется инструмент MegaWizard Plug-in Manager программного пакета Quartus? Что такое мегафункции?



24. Для чего используется инструмент SOPC Builder (и его дальнейшее развитие – Qsys) программного пакета Quartus? Какова последовательность основных действий при работе с ним?
25. Как оценить, достаточно ли логических ресурсов выбранной ПЛИС для конкретного уже описанного в программном пакете Quartus проекта? Как оценить, достаточны ли для проекта скоростные характеристики выбранной ПЛИС?
26. Какими внутренними ресурсами ПЛИС можно воспользоваться для задачи хранения данных? Для задачи перемножения данных? Для задачи деления тактовой частоты на 8?
27. В чем отличие дифференциальных сигналов от однопроводных? В чем преимущества и недостатки? Каковы английские термины для однопроводных и дифференциальных сигналов?

### **Критерии оценок знаний итогового контроля магистров**

Оценка степени сформированности компетенций будущего магистра основывается конкретностью и полнотой ответов магистранта при выполнении заданий и упражнений итогового контроля знаний. Дополнительные вопросы и их число определяется необходимостью объективной оценкой уровня освоения магистранта изучаемой дисциплины.

Зачет проводится в устной форме по билетам. В билете содержатся 2 теоретических вопроса. Оценка знаний осуществляется по четырехбалльной системе следующим образом:

Оценка "ЗАЧТЕНО" выставляется магистранту, который твердо знает программный материал, грамотно и по существу его излагает, не допуская существенных неточностей в ответах на вопросы, умело применяет теоретические положения при решении практических вопросов и заданий, владеет необходимыми навыками и приемами их выполнения.

Оценка "НЕ ЗАЧТЕНО " выставляется магистранту, который не может ответить на ключевые вопросы программного материала, допускает существенные ошибки, с большими затруднениями и ошибками выполняет практические задания.

### **Пример тестовых заданий для проверки сформированности компетенций, указанных выше п.III:**

1. *Как расшифровывается аббревиатура ПЛИС?*
  - a. *Программируемые логические интеллектуальные системы*
  - б. *Программируемые логические интегральные схемы*
2. *Какой из нижеперечисленных языков является языком описания аппаратуры (HDL)?*
  - a. *Lisp*
  - б. *Verilog*
  - в. *IDL*
3. *Как называется основной программный пакет для работы с ПЛИС фирмы Intel (Altera)?*
  - a. *Altera IDE*
  - б. *Altium Designer*
  - в. *Quartus*

4. Какой инструмент программного пакета Quartus используется для подключения к ПЛИС для отладки и визуального отображения внутренних сигналов ПЛИС в реальном времени?
- SignalTap Logic Analyzer
  - Programmer
  - Pin planner
5. Какой из перечисленных типов данных языка Verilog Используются для описания сигналов?
- parameter
  - wire
  - integer
6. Какой вариант объявления на языке Verilog восьмибитной переменной data типа reg правильный?
- reg [8] data;
  - reg data[8];
  - reg [7:0] data;


**Разработчики:**

ЕЦ  
(подпись)

м.н.с ИСЗФ СО РАН  
(занимаемая должность)

Е.Ф. Иванов  
(инициалы, фамилия)

Программа рассмотрена на заседании кафедры общей и космической физики ИГУ  
« 22 » марта 2024 г.

Протокол № 8, зав. кафедрой  В.Л. Паперный

**Настоящая программа не может быть воспроизведена ни в какой форме без предварительного письменного разрешения кафедры-разработчика программы.**